

深圳市华之美半导体有限公司

HM508X 系列 Charger 芯片 PCB Layout 注意事项

- 1、输入正负极走线尽量先经过输入大小两个电容，分别再到芯片的第一脚和底盘地，放置在输入大电流回路。如下图 1 所示：

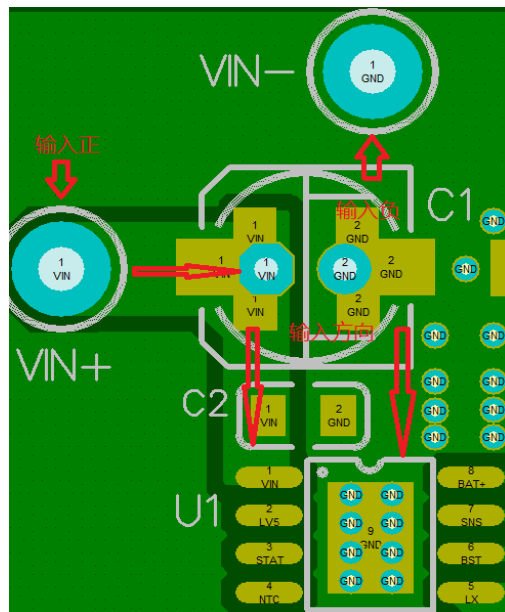


图 1

- 2、输入小容量贴片电容 C2 尽量靠近芯片第一脚和底盘，注意 C2 的放置方向，尽量放置在输入大电流回路，如下图 2,3 所示：

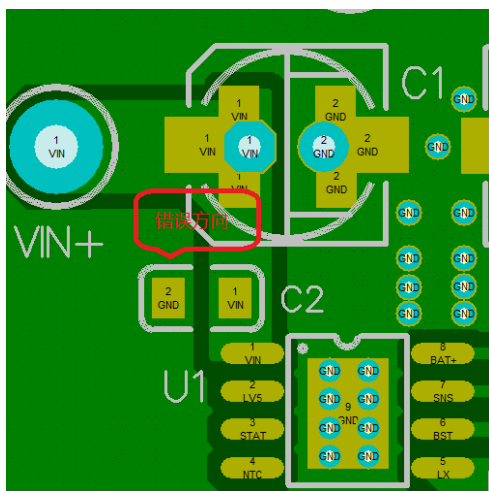


图 2 (C2 电容错误方向)

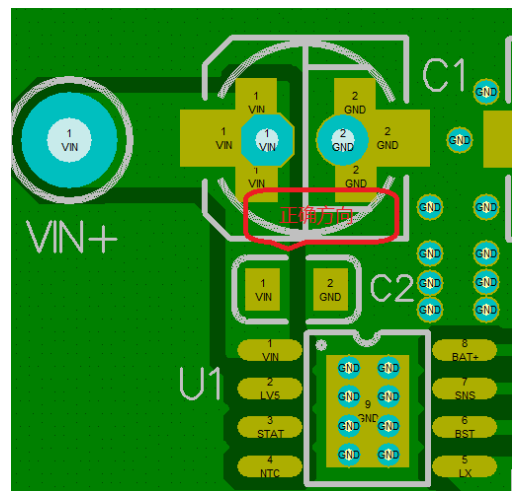


图 3 (C2 电容正确方向)

深圳市华之美半导体有限公司

3、芯片的第 5 脚是输出大电流，需要加粗走线，第 7 和 8 脚是取样功能，不需要经过大电流，所以不需要加粗走线。但是需要采用凯尔文式布线，分别单点接到恒流设置电阻 R4 或 R5 两端的焊盘。如下图 4 所示：

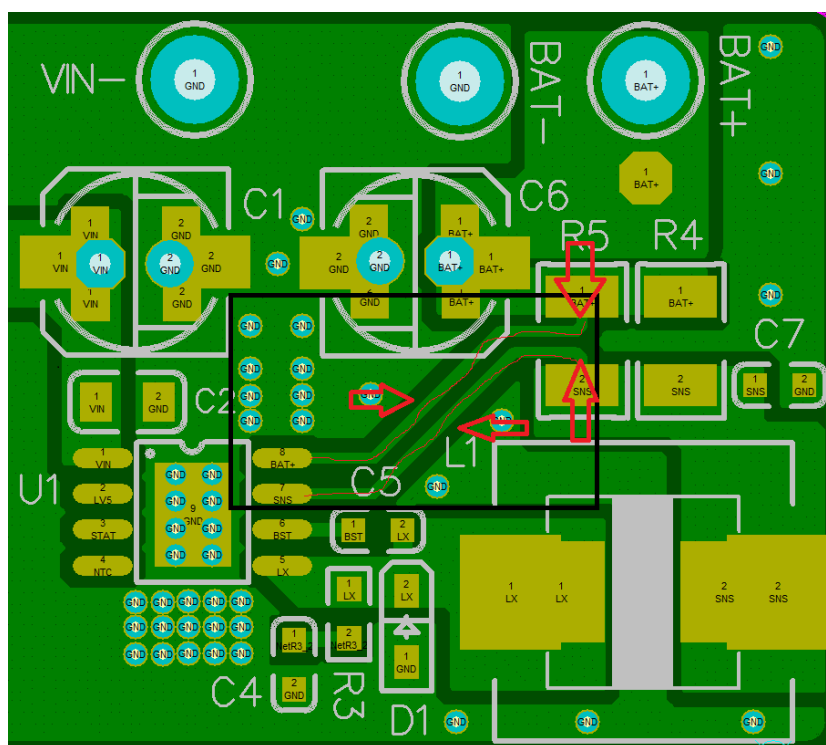


图 4

4、PCB Layout 时，输入输出大电流回路走线尽量短而粗。

5、芯片第五脚 LX 端为开关电源输出，为干扰源，PCB Layout 时，尽量短，并且尽量远离其他电路。