

防反接磷酸铁锂电池充电芯片

HM4057K

概述:

HM4057K是可以对单节磷酸铁锂电池进行恒流/恒压充电管理的集成电路。该器件内部包括功率晶体管,不需要外部的电流检测电阻和阻流二极管。HM4057K 只需要极少的外围元器件,非常适合于便携式应用的领域。热调制电路可以在器件的功耗比较大或者环境温度比较高的时候将芯片温度控制在安全范围内。充电电压固定于3.7V,充电电流通过一个外部电阻设置。当输入电压(交流适配器或者USB电源)掉电时, HM4057K 自动进入低功耗的睡眠模式,此时电池的电流消耗小于3微安。其它功能包括输入电压过低锁存,自动再充电,以及充电状态/充电结束状态指示等功能。HM4057K 采用小外形封装 SOT23-6。

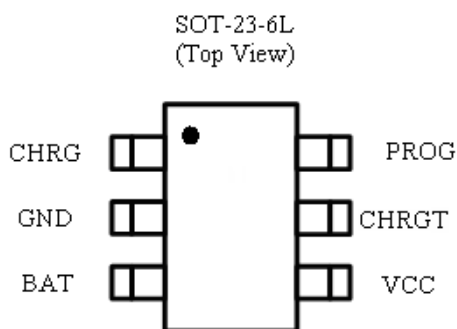
特点:

- 锂电池正负极反接保护功能;
- 独立的单节磷酸铁锂电池充电管理
- 输入电压范围: 4.0V 到 9.0V
- 片内功率晶体管
- 不需要外部阻流二极管和电流检测电阻
- 恒压充电电压 3.7V, 精度达±1%
- 为了激活深度放电的电池和减小功耗, 在电池电压较低时采用小电流的预充电模式
- 可设置的持续恒流充电电流可达 700mA
- 采用恒流/恒压/恒温模式充电, 既可以使充电电流最大化, 又可以防止芯片过热
- 电源电压掉电时自动进入低功耗的睡眠模式
- 充电状态和充电结束状态双指示输出
- C/10 充电结束检测
- 自动再充电
- 采用 6 引脚 SOT-23 封装。

应用:

- 矿灯
- 磷酸铁锂电池应用
- 各种充电器

管脚图



订单型号
J O 6279M SOT23-6
器件标记
ECBCXX
XX = 日期代码

应用电路:

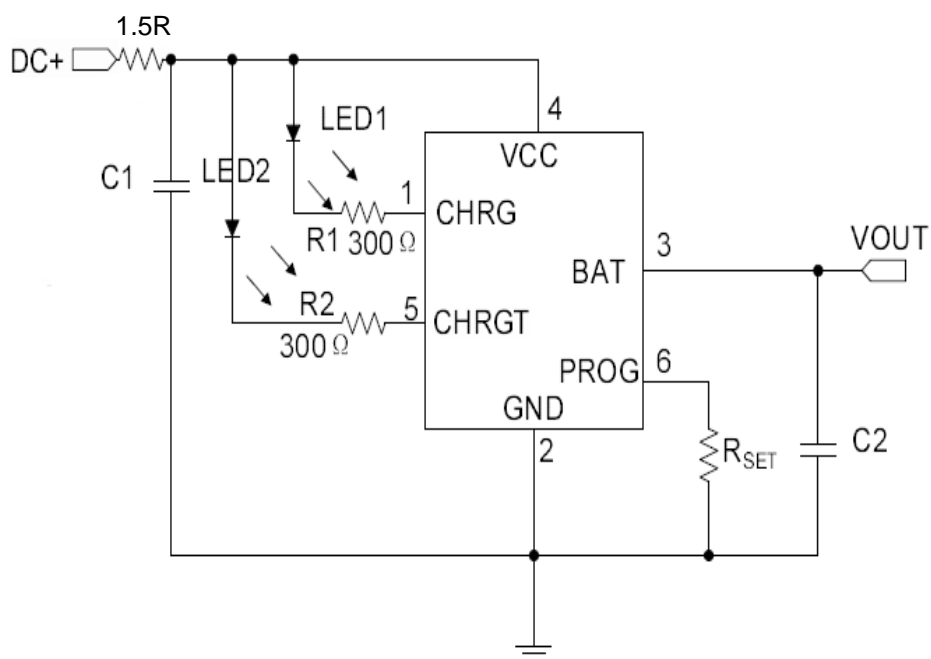


图 1 典型应用电路（恒压充电电压 3.7V）

功能框图：

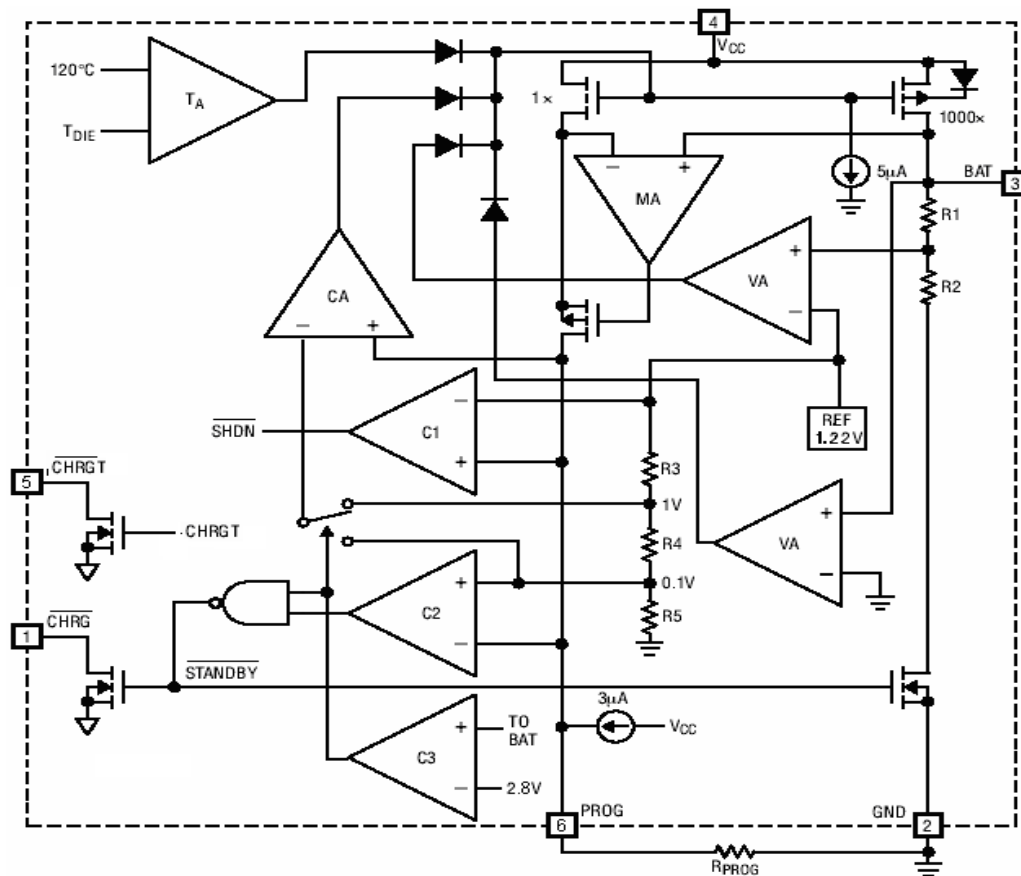


图 2 功能框图

当电池充电完成时 $\overline{\text{CHRG}}$ 被内部开关拉到低电平，表示充电完成。除此之外， $\overline{\text{CHRG}}$ 管脚将处于高阻态。

管脚功能描述

序号	名称	功能描述
1	$\overline{\text{CHRG}}$	漏极开路输出的充电状态指示端。当充电器向电池充电时, $\overline{\text{CHRG}}$ 管脚被内部开关拉到低电平, 表示充电正在进行; 否则 $\overline{\text{CHRG}}$ 管脚处于高阻态。
2	GND	电源地
3	BAT	电池连接端。将电池的正端连接到此管脚。在电源电压低于电源电压过低锁存阈值或者睡眠模式, BAT 管脚的电流小于 3uA。BAT 管脚向电池提供充电电流和恒压充电电压。
4	VIN	输入电压正输入端。此管脚的电压为内部电路的工作电源。当 VIN 与 BAT 管脚的电压差小于 10mV 时, HM4057K 将进入低功耗的睡眠模式, 此时 BAT 管脚的电流小于 3uA。
5	$\overline{\text{CHRG}}\text{T}$	电池充电结束状态指示端。当电池充电完成时 $\overline{\text{CHRG}}\text{T}$ 被内部开关拉到低电平, 表示充电完成。除此之外, $\overline{\text{CHRG}}\text{T}$ 管脚将处于高阻态。
6	PROG	恒流充电电流设置和充电电流监测端。从 PROG 管脚连接一个外部电阻到地端可以对充电电流进行编程。在预充电阶段, 此管脚的电压被调制在 0.2V; 在恒流充电阶段, 此管脚的电压被调制在 1.0V。在充电状态的所有模式, 此管脚的电压都可以根据下面的公式来监测充电电流: $I_{\text{BAT}} = (V_{\text{PROG}}/R_{\text{PROG}}) \times 1150$

极限参数

管脚电压.....	-0.3V to 1.0V	最高结温.....	120°C
BAT 管脚短路持续时间.....	连续	工作温度.....	-40°C to 100°C
静电放电 (HBM).....	2KV	存储温度.....	-65°C to 150°C
热阻 (SOT).....	TBD	焊接温度 (10 秒)	260°C

超出以上所列的极限参数可能造成器件的永久损坏。以上给出的仅仅是极限范围, 在这样的极限条件下工作, 器件的技术指标将得不到保证, 长期在这种条件下还会影响器件的可靠性。

电气参数:

(VIN=5V, 除非另外注明, TA=-40℃ 到100℃, 典型值在环境温度为25℃时测得)

参数	符号	测试条件	最小	典型	最大	单位
输入电源电压	VIN			5		V
工作电流	I _{VIN}	BAT端无负载	300	450	600	μA
电源电压过低锁存阈值	V _{uvlo}	VIN上升		3.2	3.8	V
恒压充电电压	V _{REG}	BAT端电压	3.6	3.7	3.8	V
电池连接端电流	I _{BAT}	R _{PROG} =2K, 恒流充电模式	518	570	625	mA
		R _{PROG} =2K, 涓流充电模式	55	65	75	
		VIN=0V, 睡眠模式			3	μA
预充电阈值	V _{PRE}	BAT 管脚电压上升	1.80	2.05	2.15	V
预充电阈值迟滞	H _{PRE}			0.1		V
充电结束阈值	V _{term}	测量PROG管脚的电压		0.2		V
再充电阈值	V _{RECH}	BAT端电压		V _{REG} -0.3		V
PROG管脚电压	V _{PROG}	VBAT<2.0V, 涓流充电模式		0.2		V
		VBAT>2.0V, 恒流充电模式	0.9	1.0	1.1	
CHRG 下拉电流	I _{CHRG}	V _{CHRG} =0.3V, 充电状态		5		mA
CHRG 漏电流		V _{CHRG} =6V, 充电结束状态			1	μA
CHRG 下拉电流	I _{CHRG}	V _{CHRG} =0.3V, 充电结束状态		5		mA
CHRG 漏电流		V _{CHRG} =6V, 充电状态			1	μA

详细描述

HM4057K 是专门为单节磷酸铁锂电池而设计的线性充电器电路，利用芯片内部的功率晶体管对电池进行恒流和恒压充电。充电电流可以用外部电阻编程设定，最大持续充电电流可达0.7A不需要另加阻流二极管和电流检测电阻。HM4057K 包含两个漏极开路输出的状态指示输出端，充电状态指示端 $\overline{\text{CHRG}}$ 和充电结束指示输出端 $\overline{\text{CHRG}}\text{T}$ 。芯片内部的功率管理电路在芯片的结温超过120℃时自动降低充电电流，这个功能可以使用户最大限度的利用芯片的功率处理能力，不用担心芯片过热而损坏芯片或者外部元器件。这样，用户在设计充电电流时，可以不用考虑最坏情况，而只是根据典型情况进行设计就可以了，因为在最坏情况下，HM4057K 会自动减小充电电流。

当输入电压大于电源低电压检测阈值和电池端电压时，HM4057K 开始对电池充电， $\overline{\text{CHRG}}$ 管脚输出低电平，表示充电正在进行。如果电池电压低于2.0V，充电器用小电流对电池进行预充电。当电池电压超过2.0V时，充电器采用恒流模式对电池充电，充电电流由 PROG 管脚和 GND 之间的电阻 R_{PROG} 确定。当电池电压接近 3.7V 时，充电电流逐渐减小，HM4057K 进入恒压充电模式。当充电电流减小到充电结束阈值时，充电周期结束， $\overline{\text{CHRG}}$ 端输出高阻态，表示充电周期结束，充电结束阈值是恒流充电电流的10%。如果要开始新的充电周期，只要将输入电压断电，然后再上电就可以了。当电池电压降到再充电阈值以下时，自动开始新的充电周期。芯片内部的高精度的电压基准源，误差放大器和电阻分压网络确保电池端调制电压的误差在±0.1V 以内，满足了电池的要求。当输入电压掉电或者输入电压低于电池电压时，充电器进入低功耗的睡眠模式，电池端消耗的电流小于 2μA，从而增加了待机时间。

上述充电过程如图 3 所示：

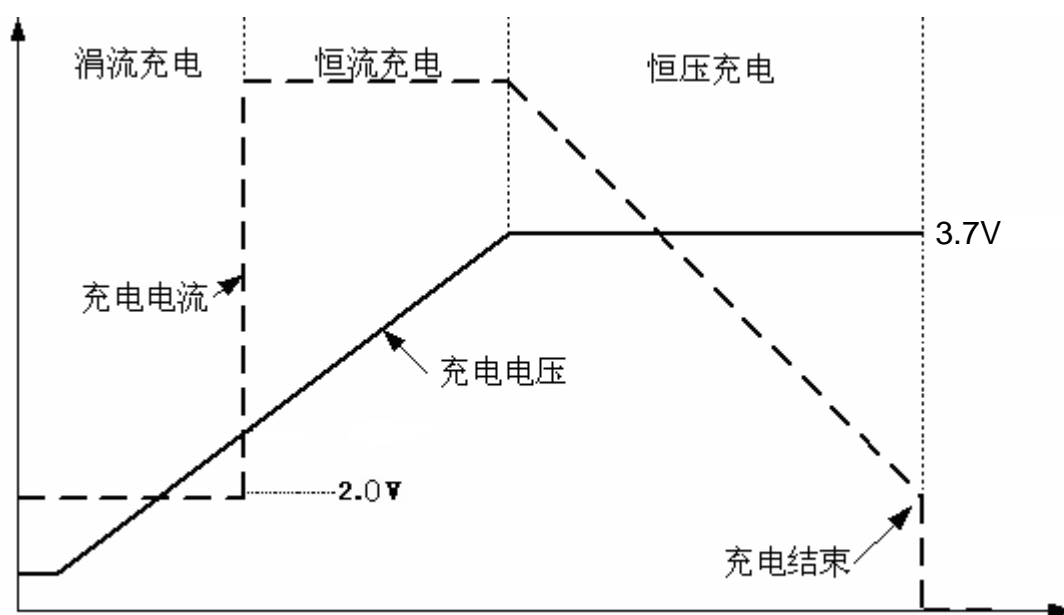


图3 充电过程示意图

应用信息

电源低电压锁存(UVLO)

HM4057K内部有电源电压检测电路，当电源电压低于电源电压过低阈值时，芯片处于关断状态，充电也被禁止。

睡眠模式

HM4057K内部有睡眠状态比较器，当输入电压VIN低于电池端电压加10mV时，充电器处于睡眠模式；只有当输入电压VIN上升到电池端电压60mV以上时，充电器才离开睡眠模式，进入正常工作状态。

预充电状态

在充电周期的开始，如果电池电压低于2.0V,充电器处于预充电状态，充电器以恒流充电模式充电电流的10%对电池进行充电。当用外部电阻将恒压充电电压向上调整时，预充电阈值也将等比例变化。

设置充电电流

在恒流模式，计算充电电流的公式为：

$$I_{BAT} = 1150 / R_{PROG}$$

其中， I_{BAT} 表示充电电流，单位为安培

R_{PROG} 表示 PROG 管脚到地的电阻

例如，如果需要500毫安的充电电流，可按下面的公式计算：

$$R_{PROG} = 1150 / 500\text{mA} = 2.3\text{K}\Omega$$

为了保证良好的稳定性和温度特性， R_{PROG} 建议使用精度为1%的金属膜电阻。

通过测量 PROG 管脚的电压可以检测充电电流。充电电流可以用下面的公式计算：

$$I_{BAT} = (V_{PROG} / R_{PROG}) \times 1150$$

R_{PROG} (k)	I_{BAT} (mA)
5	230
4	290
3	380
2	580
1.66	690
1.5	760

再充电

当一个充电周期结束时，如果电池电压低于再充电阈值时，HM4057K 自动开始一个新的充电周期。

当用外部电阻将恒压充电电压向上调整时，再充电阈值也将等比例变化。

恒流/恒压/恒温充电

HM4057K 采用恒流/恒压/恒温模式对电池充电，如图3所示。在恒流模式，充电电流为 $1150/R_{PROG}$ 。如果 HM4057K 的功耗过大，器件表面结温接近 90 °C，放大器 T_{amp} 开始工作，自动调整充电电流，使器件的温度保持在大约 90 °C。

漏极开路状态指示输出端

HM4057K 有两个漏极开路状态指示端， \overline{CHRG} 和 $\overline{CHRG\overline{T}}$ ，这两个状态指示端可以驱动发光二极管或单片机端口。 \overline{CHRG} 用来指示充电状态，当充电器处于充电状态时， \overline{CHRG} 为低电平； $\overline{CHRG\overline{T}}$ 用来指示充电结束状态，当充电器处于充电结束状态时， $\overline{CHRG\overline{T}}$ 为低电平。当电池的温度处于正常温度范围之外时， \overline{CHRG} 和 $\overline{CHRG\overline{T}}$ 管脚都输出高阻态。

当电池没有接到充电器时，HM4057K 很快将输出电容充电到恒压充电电压值，并进入充电结束状态，由于 BAT 管脚工作电流对输出电容的放电效应，BAT 管脚的电压将慢慢下降，一直下降到再充电阈值，HM4057K 再次进入充电状态，这样 BAT 管脚形成一个电压幅度约为 300mV 的锯齿波，同时 \overline{CHRG} 输出高阻态， $\overline{CHRG\overline{T}}$ 输出脉冲信号。

下表列出了两个状态指示端及其对应的充电器状态，假设 \overline{CHRG} 管脚接红色 LED， $\overline{CHRG\overline{T}}$ 管脚接绿色 LED 当不用某个状态指示功能时，将不用的状态指示输出端接到地。

\overline{CHRG} 管脚电平（对应的LED状态）	$\overline{CHRG\overline{T}}$ 管脚电平（对应的LED状态）	状态说明
低电平（红色 LED 常亮）	高电平（绿色 LED 灭）	正在充电
高电平（红色 LED 灭）	低电平（绿色 LED 常亮）	充电结束状态
高电平（红色 LED 灭）	高电平（绿色 LED 灭）	<ul style="list-style-type: none">● 输入电压低于电源低电压锁存阈值，或者● 输入电压低于电池连接端 BAT 电压● 电池正负极反接

电源输入端VIN 旁路电容

电源输入端需要一个旁路电容(图1和图2中的C1)，一般情况下，1uF 的电容可以满足要求，对电容的类型没有限制。如果适配器的输出电阻比较大或者连线比较长，可适当增加此旁路电容值。在使用某些种类的陶瓷电容时，由于共振和高品质因数特性，在带电插拔瞬间，会在HM4057K 的电源输入端产生瞬间高电压，可能损坏芯片，在这种情况下，可以同输入滤波电容串联一个1欧姆的电阻，或者在输入端和地之间增加一个 TVS 二极管。

稳定性

为了保证充电器正常工作，需要从电池端 BAT 到 GND 之间连接一个电容(图1和图2中的C2)，电容值在4.7uF 到10uF，对电容类型没有特殊要求。

在恒流模式，PROG 管脚连接的电阻，电容也会影响系统的稳定性。通常情况下，在 PROG 管脚没有外加电容时，在此管脚可以外接一个阻值高达50K 的电阻。如果在 PROG 管脚有外接的电容，则在此管脚允许外接的电阻值会减小。为了使充电器能正常工作，PROG 管脚外接电阻，电容所形成的极点应高于200KHz。假设 PROG 管脚外接电容C，用下面的公式可以计算 PROG 管脚允许外接的最大电阻值：

$$R_{PROG} \leq \frac{1}{2p \cdot 10^5 \cdot C_{PROG}}$$

电池反接保护

HM4057K 具备有锂电池正负极反接保护功能。当锂电池正负极反接于HM4057K 电流输出引脚，会停机显示故障状态，无充电电流。两个状态指示灯全灭，拿掉电池后 HM4057K 自动恢复正常状态。

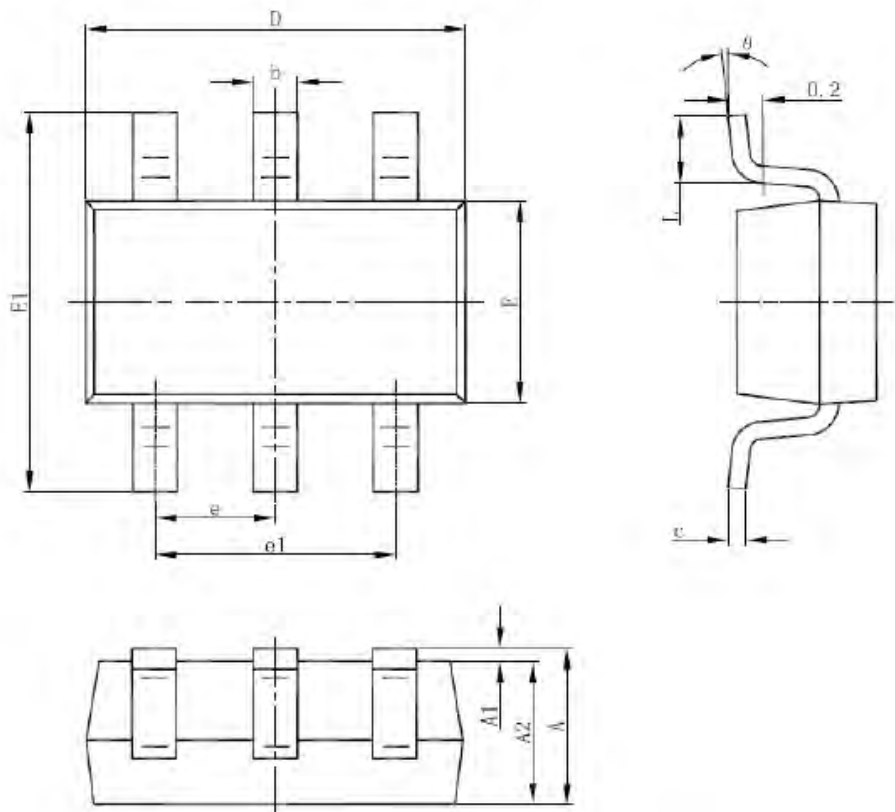
PCB设计注意事项

- (1) 第 6 管脚 PROG 的充电电流编程电阻要尽可能靠近 HM4057K，并且要使第 6 管脚 PROG 的寄生电容尽量小。
- (2) 第 4 管脚 VIN 的旁路电容，第 3 管脚 BAT 的输出电容要尽可能靠近 HM4057K。
- (3) 一个散热性能良好的 PCB 对输出最大充电电流很关键。集成电路产生的热通过封装的金属引线框管脚散到外面，PCB 上的铜层起着散热片的作用，所以每个管脚（尤其是 GND 管脚）的铜层的面积应尽可能大，多放些通孔也能提高热处理能力。在系统内除了充电器以外的热源也会影响充电器输出的电流，在做系统布局时也要给以充分考虑。

为了能够输出最大的充电电流，要求将 HM4057K 背面裸露的金属板焊接到印刷线路板的地端的铜线上，以达到最大的散热性能。否则，芯片的热阻将增大，导致充电电流减小。

封装描述

SOT-23-6L Package Outline Dimension



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	1.050	1.250	0.041	0.049
A1	0.000	0.100	0.000	0.004
A2	1.050	1.150	0.041	0.045
b	0.300	0.500	0.012	0.020
c	0.100	0.200	0.004	0.008
D	2.820	3.020	0.111	0.119
E	1.500	1.700	0.059	0.067
E1	2.650	2.950	0.104	0.116
e	0.950(BSC)		0.037(BSC)	
e1	1.800	2.000	0.071	0.079
L	0.300	0.600	0.012	0.024